SISOP 3º TRY

Profe:

Marcela Nardiello

mnardiello@frba.utn.edu.ar

cel: 01158354515

aula de sisop general es curso\_k3011

libros -

sist op stallings williams

sist op silberschats

1ºparcial temas:

intro a s.o y arquitectura

procesos y planificacion

hilos y planificacion

sincronizacion procesos hilos

deadlock

2º temas

memoria real- virtual

filesystem

entrada salida que ni se toma

INTRODUCCION

MMU: componente de hardware que traduce direcciones logicas a fisicas

buscar distintos tipos de interrupciones

masc no enmasc

software, hardware

sincronicas, asincronica

externas internas

cpu no hace nada / ociosa : OVERHEAD

dma: direct memory acces: pedazo de hardware que se encarga de las IO

punto clave, saber diferencia entre io programada / por interrupciones / por dma

modos de ejecucion:

modo usuario o modo kernel

cada instrucción va a ejecutar en algun modo, el modo usuario son las instrucciones que codea el programador, las de modo kernel

modo kernel. Las instrucciones privilegiadas, acà interviene el sistema operativo

usuario: las que son libres al programador

leer cap 9 y 3de stallings si o si, y el cap 1 y 2 x las dudas